

令和7年度 九州工業大学大学院工学府博士前期課程 一般選抜第1回（一般型）
工学専攻 電気エネルギー工学・電子システム工学コース（共通）科目：電子回路

【出題の意図】

大問1：MOS増幅回路について、MOSトランジスタの2次効果を考慮した電圧増幅に関する知識を確認し、電圧利得を正しく計算できることを確認する。

大問2：バイポーラトランジスタのエミッタ接地増幅回路について、電圧増幅に関する知識を確認し、電圧増幅特性を正しく計算できることを確認する。

大問3：オペアンプ回路について、理想オペアンプに関する諸特性に関する知識を確認し、理想オペアンプによる電圧増幅特性を正しく計算できることを確認する。

大問4：オペアンプ回路について、理想オペアンプに関する諸特性に関する知識を確認し、理想オペアンプによる交流回路の伝達特性を正しく計算できることを確認する。